


DATASHEET

MCMA120UJ1800ED			
Giới thiệu	MOD THYRISTOR DUAL 16KV E2-PACK		
Loại sản phẩm	Thyristor - SCRs - Các mô đun		
Nhà sản xuất	IXYS		
Website	semitech.vn		
Báo giá & đặt hàng	Hotline: 0919944885 - admin@semitech.vn		
Thông tin sản phẩm			
MCMA120UJ1800ED là hàng mới và nguyên bản, Tìm cổ phiếu linh kiện điện tử MCMA120UJ1800ED, Bảng dữ liệu, hàng tồn kho và giá tại Semitech.vn trực tuyến, Đặt hàng MCMA120UJ1800ED IXYS với sự bảo đảm và tin cậy từ Giới hạn công nghệ Semitech.vn . Giao hàng qua DHL / FedEx / UPS. Thanh toán bằng chuyển khoản hoặc PayPal là OK.			
Mã SP	MCMA120UJ1800ED	Thông tin sản phẩm	MOD THYRISTOR DUAL 16KV E2-PACK
Loại sản phẩm	Thyristor - SCRs - Các mô đun	Nhà sản xuất	IXYS
Gói / Trường hợp	Bulk	Điện áp - Nhà Tắt	1800V
Voltage - Cổng kích hoạt (VGT) (Max)	1.4V	Cấu trúc	Bridge, 3-Phase - SCRs/Diodes
Bao bì	Bulk	Gói / Case	E2
Nhiệt độ hoạt động	-40°C ~ 150°C (TJ)	Số SCRs, Diodes	3 SCRs, 3 Diodes
gắn Loại	Chassis Mount	Hiện tại -. Không Rep Surge 50, 60Hz (ITSM)	500A, 540A
Hiện tại - Hold (Ih) (Max)	100mA	Hiện tại - Cổng kích hoạt (IGT) (Max)	70mA
Báo giá & đặt hàng	Hotline: 0919944885 - admin@semitech.vn		

Danh mục sản phẩm

1. Các mô-đun điều khiển năng lượng
2. Diode - Bộ chỉnh lưu - Đơn
3. Diode - Bộ chỉnh lưu - Mảng
4. Diode - Bộ chỉnh lưu cầu
5. Điốt - điện dung biến thiên (Varicaps, Varactors)
6. Điốt - RF
7. Điốt - Zener - Đơn
8. Điốt - Zener - mảng
9. Thyristor - DIACs, SIDACs
10. Thyristor - SCR
11. Thyristor - SCRs - Các mô-đun
12. Thyristor - TRIAC
13. Transistors - FETs, MOSFETs - RF
14. Transistors - lưỡng cực (BJT) - RF
15. Transistors - Mục đích đặc biệt
16. Transistor - FETs, MOSFETs - Đơn
17. Transistor - FETs, MOSFETs - Mảng
18. Transistor - IGBT - Đơn
19. Transistor - IGBT - Mảng
20. Transistor - IGBTs - Các mô-đun
21. Transistor - JFETs
22. Transistor - Lập trình Unijunction
23. Transistor - lưỡng cực (BJT) - đơn
24. Transistor - lưỡng cực (BJT) - đơn, Pre-Biased
25. Transistor - Lưỡng cực (BJT) - Mảng
26. Transistor - Lưỡng cực (BJT) - Mảng, Pre-Biased